ОРГАНИЗАЦИЯ И ПРОВЕДЕНИЕ ВНЕДРЕНЧЕСКИХ РАБОТ НАУЧНО-ИССЛЕДОВАТЕЛЬСКОЙ ОРГАНИЗАЦИЕЙ НА КРУПНОМ ПРОМЫШЛЕННОМ ПРЕДПРИЯТИИ

Карелин А.Н.
Филиал Санкт-Петербургского государственного морского технического университета, Северодвинск

Рассматриваются проблемы проектирования, монтажа и наладки систем контроля, учета и управления энергообеспечением с использованием микропроцессорных комплексов на крупном промышленном предприятии при проведении работ внешней научно-исследовательской и внедренческой организацией (их нормативного и технического обеспечения). На основе опыта проведения и организации работ с участием сторонних предприятий или компаний предлагаются к рассмотрению вопросы, связанные с эффективным взаимодействием подразделений этих предприятий.

Цель работы – усовершенствование системы учета и контроля энергоресурсов на базе современной аппаратуры и оборудования и интеграция ее в единую (по предприятию) систему на базе передовых информационных технологий. Работы проводились на объектах Государственного Российского центра атомного судостроения в соответствии с требованиями организационных документов и стандартов, действующих на предприятиях.

Работы по созданию автоматизированных систем контроля и учета энергоресурсов (АСКУЭ) на предприятии следует начинать с обследования системы электроснабжения. Основанием для проведения обследования является заявка предприятия на внедрение АСКУЭ и договор на выполнение изыскательных работ, заключаемый между предприятием и разработчиком системы.

Обследование предприятий проводится (с учетом Закона РФ “Об энергосбережении” и “Правил проведения энергетических обследований предприятий”) для определения необходимости экономической эффективности разработки и внедрения на предприятии АСКУЭ, уточнения состава функций системы и сбора данных для дальнейших этапов ее разработки. Для проведения работ утверждается план обследования, а результаты обследования оформляются двухсторонним актом. Перед выполнением обследования руководитель предприятия за 2-3 недели информируется о предстоящем обследовании. Одновременно на предприятие направляются:

- программа проведения обследования промышленного предприятия по эффективности использования электрической энергии;
- показатели работы предприятия;
- нерациональный расход и резервы экономии электроэнергии.

Энергетическое обследование проводится в два этапа. На первом этапе собираются общие данные об энергосбережении предприятия, проверяются документы, характеризующие работу предприятия. Документация по системе электроснабжения находится, как правило, в отделе главного энергетика. При необходимости могут быть привлечены специалисты других подразделений (ОГТ, ПЭО, бухгалтерия). На втором этапе обследования проверяется состояние использования электрической энергии.

Разделение компетенции проектной организации и предприятия-заказчика при проведении работ может осуществляться следующим образом. Предприятие по субподрядному договору обеспечивает проектанту или субподрядной организации необходимые условия для проведения работ на объекте. Проектант или субподрядная организация выполняет работы в объеме своего задания, отчитывается за их выполнение, предоставляет копии отчетов предприятию, участвует в координации и контроле хода выполнения работ, сдает выполненную работу предприятию, проводит согласование проектных и технических решений по системе энергоучета.

ЗАЩИЩЁННАЯ АНТИКОЛЛИЗИЯ В СИСТЕМАХ РАДИОЧАСТОТНОЙ ИДЕНТИФИКАЦИИ НА ПРОИЗВОДСТВЕ В ВИДЕ МОДЕЛИ ПОВЕДЕНЧЕСКОГО ОПИСАНИЯ АППАРАТУРЫ

Лайков Ю.М.
ООО «Ридер», Москва

Для того чтобы радиочастотный считыватель мог собрать информацию со всех радио-меток в его поле, необходимо чтобы в алгоритмах работы системы радиочастотной идентификации была реализована т.н. процедура «антиколлизии», предназначенная для разрешения ошибок, вызванных одновременным ответом нескольких меток на запрос считывателя, порождающим «коллизию» (от англ. Collision - столкновение), то есть ситуацию, когда считыватель не способен распознать принятые данные вследствие их наложения в радиоканале. Существующие основные алгоритмы антиколлизии основаны на:

а) распределении меток по т.н. «временным интервалам» («Time slots»), когда каждая метка закрепляется за некоторым фиксированным промежутком времени, в котором отвечает на запросы;

б) применении маски – битовой последовательности длиной до размера идентификационного номера – для адресации к некоторой подгруппе меток с общим префиксом;

в) побитном выделении меток, схожим с вариантом (б), когда подгруппа адресуется путём побитного отсеивания меток.

Наиболее удачным является последний вариант, потому как он более быстр.

Данный алгоритм антиколлизии носит название «алгоритм обхода двоичного дерева» и предполагает поочерёдное вещание считывателем каждого бита уникального номера всех меток в поле. В ответ на каждый бит, пришедший от считывателя, все метки, содержащие этот бит в собственных номерах, будут одновременно отсылать следующий бит, а все не содержащие – переходить в некоторое состояние приостановки, вплоть до подачи команды возобновления

работы. Поскольку радиопередачи считывателя отличимы от шума на расстоянии вплоть до нескольких десятков метров, злоумышленник может без проблем накопить секретную информацию (в данном случае – список номеров) о метках, установив подслушивающее устройство на безопасном удалении от считывателя. Во избежание подобной ситуации, в существующий алгоритм следует внести коррекции.

Такой модифицированный алгоритм назван *защищённой антиколлизией.*

Во-первых, считыватель будет вещать некоторый бит номера метки лишь в том случае, если последний бит был принят с коллизией, таким образом, выделяя для дальнейшей работы одну из конфликтующих подгрупп; в остальных случаях он будет подавать меткам некоторую общую команду «передать следующий бит номера». Во-вторых, для каждой новой сессии получения номеров меток, последними будут генерироваться случайные двоичные вектора (R - в данном случае длиной 16 бит), передаваемые побитно в эфир непосредственно перед вектором уникального 96-битного номера (ID): R|ID, где | - конкатенация векторов. При этом к моменту, когда в процессе антиколлизии очередь дойдёт до передачи самого номера одной из меток, с большой вероятностью (P= 1-(N-1)/2^16, где N – число меток в поле) из всех меток не приостановленной останется только одна и считыватель не «раскроет» ни одного бита её номера.

Система считыватель-метка, использующая данный алгоритм, реализуется в виде модели поведенческого описания аппаратуры (язык Verilog). Основными элементами модели являются блоки считывателя и метки. Данные устройства работают по принципу конечных автоматов, состоят из основных «подблоков»: тактирования, инициализации и синхронизации; преобразования входных данных, формирования передающей последовательности; случайного генератора; «подблока» управления.

Приведённая модель представляет собой новый, более защищённый, при учёте жёстких ограничений по ресурсам радио-меток, вариант описания системы радио-идентификации, позволяет виртуально тестировать данную систему, и при некоторой доработке может быть реализована в готовых устройствах.

SAFE ANTICOLLISION IN INDUSTRIAL RADIO FREQUENCY IDENTIFICATION(RFID) SYSTEMS AS A HARDWARE DESCRIPTION MODEL

Laykov Y.M.
OOO «Rider»,
Moskva

In order for a reader to be able to gather data from all tags in it's field, a particular procedure must be implemented in the RFID system's algorithms. The procedure is called "anticollision" and is designated to solve errors caused by simultaneous response of several tags to a reader's request. These errors are named "collisions" – events that occur when a reader is unable to recognize the data received due to it's overlapping. The existing anticollision algorithms are based on:

a) allocating tags' responses to so called "time slots" when every tag is assigned to some fixed time interval where it replies to reader's requests;

b) mask usage – a bit sequence of length up to the size of identification number (ID) – in order to address a subgroup of tags sharing some common prefix;

c) bit-by-bit selecting of tags which is similar to (b), except for subgroup addressing type that is bit-by-bit here.

The last case is the most appropriate because it provides the highest operation speed.

This anticollision algorithm is called "binary tree walking algorithm". It assumes that a reader alternately broadcasts every single bit of IDs of each tag in it's range. As a response to each incoming bit from a reader, every tag that contains this bit in it's ID will simultaneously send back the next bit. On the other hand those tags that didn't find the bit received to be equal to the corresponding one will switch to some suspended state until the reader applies command to resume in normal mode. As a result of longer range of reader's transmissions (up to several dozens of meters), an adversary can easily collect private data (in this case – a list of IDs) from tags by installing an eavesdropping device at safe distance from a reader. To avoid this the existing algorithm has to undergo few modifications.

Such modified algorithm shell be named "safe anticollision".

First of all a reader will broadcast a bit of tag's ID only if the last bit is received with collision. Thus one of the conflicting subsets of tags will be selected for further interaction. When no collision is detected, the reader shell broadcast some constant command "send next ID bit". Secondly in the beginning of new anticollision session, the tags in the field generate some random binary vectors R(in this case 16 bit length) that are sent bit-by-bit immediately before IDs: R|ID, where | - represents vectors concatenation. Therefore when it's turn for a tag's ID itself to be sent, there is high probability(P=1-(N-1)/2^16, N – number of tags in the field) that this tag will be the only unseived one. As a result the reader will broadcast no bits of the tag's ID.

RFID system consists of two main types of devices: reader and tags. The suggested algorithm is implemented in the system's hardware description language model (Verilog). The model is made of reader and tag blocks, which function as cellular automata. The blocks are separated into main "subblocks": clock, initialization, synchronization, input data converter, output stream converter, random number generator and control "subblock".

The proposed model is a new, more secured description of digital part of RFID system hardware. It is designed with consideration of harsh resource constraints of tags due to cost limits. With help of the model it is possible to virtually test this system and synthesize a logical scheme.